

# HIKARI EUCRHYTHM MANUAL

①STEPS：ループするステップの長さを設定します。  
1～16ステップの範囲で設定できます。

②PULSES：1で設定したステップの長さに対して  
ゲート出力数を設定します。  
ツマミが中央でSTEPSの半分の値になり、  
右に回すほど多くなります。

③PULSEWIDTH：出力するゲートの長さを設定します。  
ゲートの長さは入力されたクロックの間隔を  
16分割した長さで可変できます。  
スライダーのノブが左端で最小、右端で最大となります。  
最小でクロックの1/16、中央でクロックの半分、  
最大で1ステップ分  
(次のステップがオンの場合はゲートがとぎれません)

④GATE DELAY：ゲート出力をクロックに対して  
遅延する長さを設定します。  
入力されたクロックの間隔を16分割した長さで  
可変できます。  
スライダーのノブが右端で最小、左端で最大となります。  
最小でクロックの1/16、中央でクロックの半分、  
最大で1ステップ遅延します。

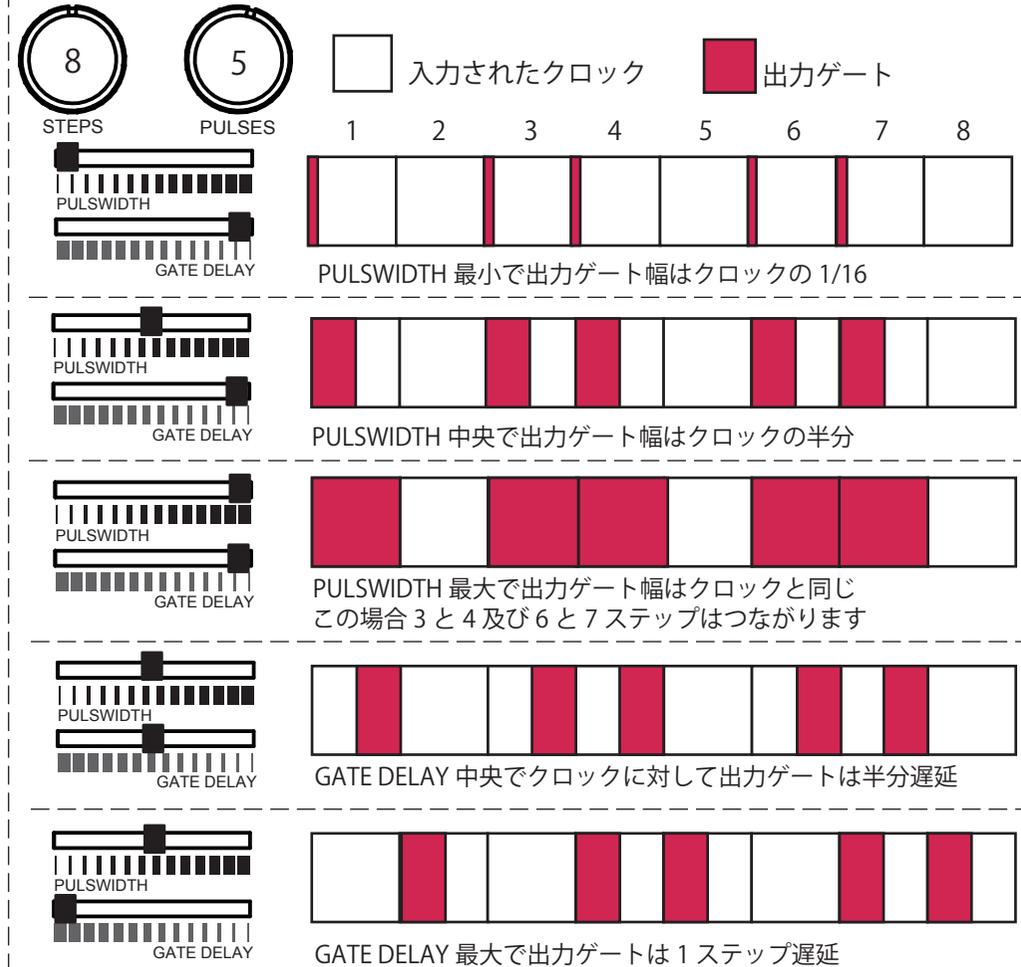
⑤PW A：チャンネル A の PULSEWIDTH の CV コントロール  
スライダーが最小時（ノブ位置は左端）：  
CV 入力が 0V ～ 5V でゲートの長さがクロックの 1/16  
から 1 ステップ分まで変化 (0V 以下、5V 以上は無視)

GATE DELAY スライダーが最大時（ノブ位置は右端）：  
CV 入力が 0V ～ -5V でゲートの長さが 1 ステップ分から  
クロックの 1/16 まで変化 (-5V 以下、0V 以上は無視)

⑥G DLY A：チャンネル A の GATE DELAY の CV コントロール  
スライダーが最小時（ノブ位置は右端）：  
CV 入力が 0V ～ 5V で DELAY が遅延なしから  
1 ステップ遅延まで変化 (0V 以下、5V 以上は無視)

スライダーが最大時（ノブ位置は左端）：  
CV 入力が 0V ～ -5V で DELAY が 1 ステップ遅延から遅延なし  
まで変化 (-5V 以下、0V 以上は無視)

## <PULSWIDTH,GATE DELAY 出力ゲート対応図>



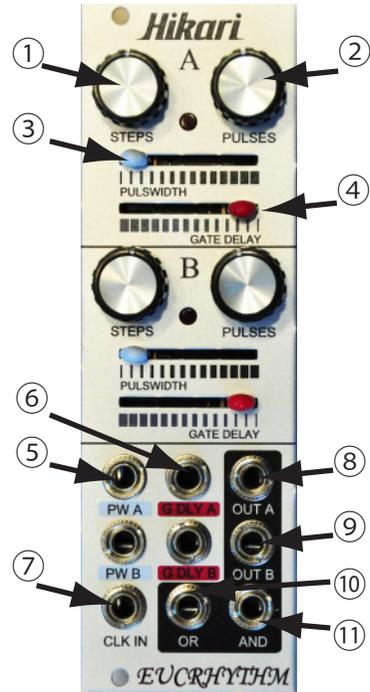
⑦CLK IN：クロックを入力します。

⑧OUT A：チャンネル A で設定したゲート信号が出力されます (10V)

⑨OUT B：チャンネル B で設定したゲート信号が出力されます (10V)

⑩OR：チャンネル A とチャンネル B のどちらか、もしくは両方が  
オンのタイミングでゲート信号が出力されます。

⑪AND：チャンネル A とチャンネル B の両方がオンのタイミングのみ  
ゲート信号が出力されます。



HIKARI

EUCRHYTHM

8 HP

35mA : +12V

3mA : -12V

38mm Depth